1.a. Entegreler buffer mantık ailesine girmektedir.

1.b. Veri kitabındaki her bir entegrenin tersleyici ve tampon özelliği vurgulanmıştır.

1.c. SN5404,SN54L04,SN54S04 entegreleri ±0.5 V luk bir hassalığa sahipken; SN74S04,SN74L04,SN7404 entegreleri ±0.25 V luk bir hassaslıkta nominal besleme gerilim değeri 5V olan entegrelerdir.

1.d. SN54S04 ve SN74S04 entegrelerinin tr ve tf değeri en düşüktür.

1.e. Bu iki devreyi doğrudan bağlayarak tampon olarak kullanabiliriz.Tabi iki tip buffer vardır bınlardan birincisi voltage buffer diğeri ise current bufferdır.Voltage buffer da giriş empedansı yüksek olan Ek1’deki entegreyi(CD4049) tamponun girişinde, Ek2’deki düşük çıkış empedanslı entegreyi de tamponun çıkışına koymalıyız böylece giriş empedansını sonsuzmuş gibi kabul edip ve çıkış empedansını sıfırmış gibi kabul edip,gerilim kazancını 1 e çok yaklaşık yapmış oluruz.CD4049’un giriş empedansının yüksek olmasının sebebi yapısındaki CMOS’tandır.Ek2’deki entegrede TTL olduğu için çıkıştaki empedansı daha düşüktür.

1.f. Burada CD4049 veya CD4050 entegresinin fonksiyonu CMOS’tan TTL’ye veya düşük VDD’li bir devreye tampon yapmasıdır.VDD1’deki gerilim VDD2’dekinden daha büyük olduğu durumlarda VDD1 arttıkça entegrenin(tamponunu) sürme kapasitesi artar.